

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 11064652 A

(43) Date of publication of application: 05.03.99

(51) Int. Cl

G02B 6/12
G02B 6/13

(21) Application number: 09228216

(71) Applicant: HITACHI CABLE LTD

(22) Date of filing: 25.08.97

(72) Inventor: IMOTO KATSUYUKI
HORI AKIHIRO

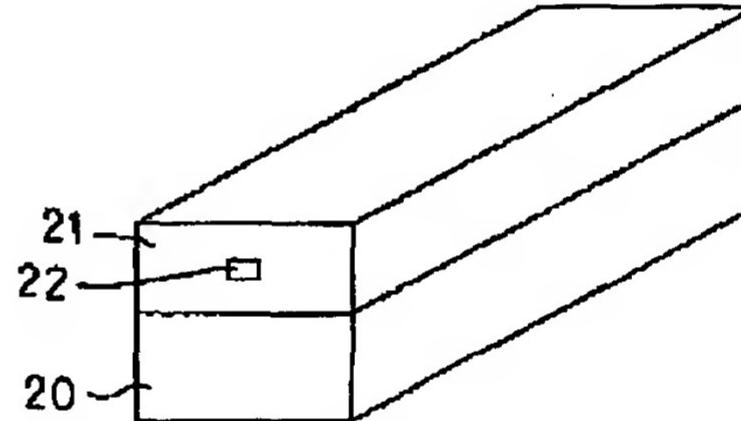
(54) WAVEGUIDE TO THE CORE OF WHICH
FLUORINE IS ADDED AND ITS PRODUCTION

COPYRIGHT: (C)1999,JPO

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a waveguide which is formed by adding fluorine to a core having a waveguide of a high specific refractive index difference Δ , is substantially free of absorption peaks from a wavelength $1.3 \mu\text{m}$ band to a wavelength $1.6 \mu\text{m}$ band, is extremely low in loss and facilitate refractive index control and a process for producing the same.

SOLUTION: When the fluorine is added into the core of an oxide co-added with at least one kind of additives to enhance the refractive index, the hydrogen of the OH group, Si-H group or N-H group and fluorine existing in the clad layer 21 and the core 22 react to form gaseous HF which may be released outside the core 22. Consequently, the core 22 substantially free of the OH group, Si-H group or N-H group may be embodied. As a result, the waveguide which is extremely low in loss is obtd. As the amt. of the fluorine to be added into the core 22 is larger, the effect is higher. If the fluorine is added into the intermediate layer and the clad layer 21 as well, the waveguide having the lower loss is obtd.



(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-64652

(43)公開日 平成11年(1999)3月5日

(51)Int.Cl.⁶

G 0 2 B 6/12
6/13

識別記号

F I

G 0 2 B 6/12

N
M

審査請求 未請求 請求項の数 7 OL (全 8 頁)

(21)出願番号

特願平9-228216

(22)出願日

平成9年(1997)8月25日

(71)出願人 000005120

日立電線株式会社

東京都千代田区丸の内二丁目1番2号

(72)発明者 井本 克之

茨城県土浦市木田余町3550番地 日立電線
株式会社アドバンスリサーチセンタ内

(72)発明者 堀 彰弘

茨城県土浦市木田余町3550番地 日立電線
株式会社アドバンスリサーチセンタ内

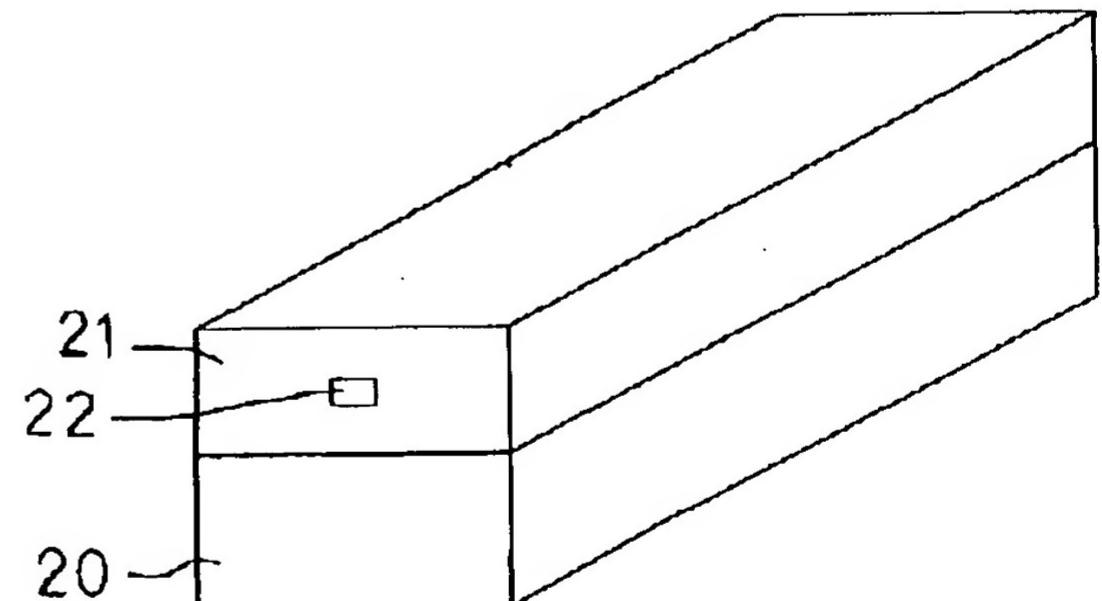
(74)代理人 弁理士 絹谷 信雄

(54)【発明の名称】 コアにフッ素を添加した導波路及びその製造方法

(57)【要約】

【課題】 波長1.3 μm帯から波長1.6 μm帯にわたって吸収ピークがほとんどなく、超低損失で、屈折率制御が容易で、かつ、高比屈折率差△の導波路を有するコアにフッ素を添加した導波路及びその製造方法を提供する。

【解決手段】 屈折率を高める添加物を少なくとも一種類共添加した酸化物のコア内にフッ素を共添加すると、クラッド層21及びコア22中に存在するOH基、Si-H基或いはN-H基の水素とフッ素とが反応してHFガスとなり、コア22外へ放出させることができる。その結果、OH基、Si-H基或いはN-H基のほとんどないコア22を実現することができる。これにより、超低損失導波路を得ることができる。コア22内へのフッ素の添加量が多い程効果が大きい。また、中間層やクラッド層21にもフッ素が添加されていると、さらに低損失な導波路を得ることができる。



20 基板

21 クラッド層 (SiO₂ クラッド層)

22 コア (フッ素添加 SiON コア)

【特許請求の範囲】

【請求項1】 基板上に形成された低屈折率の中間層或いはクラッド層の中に略矩形断面形状の高屈折率のコアが埋め込まれた導波路において、該コアにフッ素と屈折率を高める添加物を少なくとも1種類共添加した酸化物とを用いたことを特徴とするコアにフッ素を添加した導波路。

【請求項2】 上記コア用の酸化物のベース材料としてSiO₂或いはSiONを用いた請求項1に記載のコアにフッ素を添加した導波路。

【請求項3】 中間層或いはクラッド層としてSiO₂、フッ素を添加したSiO₂或いはこれらに屈折率制御用添加物を少なくとも1種類添加したもの用いた請求項1又は2に記載のコアにフッ素を添加した導波路。

【請求項4】 コア内に共添加する高屈折率の添加物として、GeO₂、P₂O₅或いはTiO₂等の酸化物を用いた請求項1から3のいずれかに記載のコアにフッ素を添加した導波路。

【請求項5】 基板上に低屈折率の中間層或いはクラッド層を形成し、中間層或いはクラッド層の中に略矩形断面形状の高屈折率のコアを埋め込む導波路の製造方法において、上記コアにフッ素と屈折率を高める添加物を少なくとも1種類共添加した酸化物を用いると共に導波路を500°Cから1350°Cの温度範囲で熱処理することを特徴とするコアにフッ素を添加した導波路の製造方法。

【請求項6】 上記中間層或いはクラッド層及びコアを減圧プラズマCVD法によって形成する請求項5に記載のコアにフッ素を添加した導波路の製造方法。

【請求項7】 上記クラッド層を火炎堆積法によって形成する請求項5又は6に記載のコアにフッ素を添加した導波路の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、コアにフッ素を添加した導波路及びその製造方法に関する。

【0002】

【従来の技術】 光デバイスの低コスト化、小型化をめざしてコアとクラッド層との比屈折率差△の大きい高△型のガラス導波路の研究開発が活発になっている。

【0003】 図10は本発明者らが先に提案した高△導波路の概観斜視図である。

【0004】 同図に示す導波路は、基板1上に低屈折率の下部クラッド層(SiO₂)2を形成し、その下部クラッド層2上に略矩形断面形状の高屈折率コア層(SiONH)3を形成し、下部クラッド層2及びコア層3を上部クラッド層(SiO₂)4で覆った構造を有している。

【0005】 図10に示した高△導波路は、コア層3に

SiONHを用いているので、図11に示すように窒素Nの含有量を制御することによって屈折率を非常に高くすることができるという利点がある。図11はSiO_xN_yH_z膜中の窒素含有量と屈折率との関係を示す図であり、横軸が窒素含有量を示し、左縦軸が屈折率を示している。

【0006】 因みに、SiO₂にTiO₂、Al₂O₃、GeO₂或いはP₂O₅等の屈折率制御用ドーパントを添加した場合には、図12に示すように屈折率を高くすることができない。図12は添加物濃度と屈折率との関係を示す図であり、横軸が添加物濃度を示し、縦軸が屈折率を示す。

【0007】 次に図10に示した高△導波路のSiONHコア3、下部Siクラッド層2及び上部SiO₂クラッド層4は、図13に示すプラズマCVD装置を用いて形成される。図13は従来の導波路を製造するのに用いられるプラズマCVD装置の概念図である。

【0008】 真空排気装置5によって真空排気される反応容器6内に上部電極7と下部電極8とを対向配置させて両電極7、8間に高周波電源9により高周波電圧を印加する。下部電極8上に基板1を配置し、下部電極8に設けられたヒータ11に直流電源12から電圧を印加して150°Cから450°Cの範囲で加熱しておく。

【0009】 ついで両電極7、8間にArガス(矢印13方向)を流して両電極7、8間にプラズマ14を発生させる。このような状態でガラス原料ガスを矢印15-1方向から矢印15-2方向にプラズマ14中に流す。また矢印13方向からもN₂ガスをプラズマ14中に流す。基板1上に下部SiO₂クラッド層2(図10参照)を形成するために矢印15-1方向からSiH₄ガス及びO₂ガスを流す。

【0010】 基板1上に下部SiO₂クラッド層2を形成した後にSiONHコア3を形成するために矢印15-1方向からSiH₄ガス、NH₃ガス及びO₂ガスを流す。

【0011】 SiONHコア3をフォトリソグラフィ及びドライエッチングプロセスにより、略矩形断面形状にパターニングする。その後、パターニングしたSiONHコア3の表面を上部SiO₂クラッド層4で覆うために下部SiO₂クラッド層2と同様に、矢印15-1方向よりSiH₄及びO₂ガスを流す。

【0012】 次に図10に示した高△導波路の損失波長特性について述べる。

【0013】 図14(a)、(b)は、図10に示した高△導波路の波長と損失との関係を示す図であり、横軸が波長、縦軸が損失を示す。

【0014】 図14(a)は、コア3とクラッド層2、4との比屈折率差△が約2%、コア3のサイズが幅5μm、厚さ2.5μmの導波路の損失波長特性の測定結果である。この損失は、高△導波路の伝搬損失(吸収損失

及び散乱損失)、高△導波路とシングルモードファイバとの接続損失(導波路の入力側と出力側の2か所分)を含んでいる。波長0.6μmから波長1.35μmにわたって非常に低損失であった。

【0015】しかし、波長1.39μmにOH基による吸收損失と波長1.5μm付近にSi-H基(或いはN-H基)による吸收損失があった。

【0016】そこで、この高△導波路を1000°Cで熱処理した結果、図14(b)に示すように、波長1.39μm付近のOH基による吸收損失はほとんどなくなつた。

【0017】ただし、波長1.5μm付近の吸收損失は低減させることができなかった。これは、この高△導波路のコア3にはSiH₄とO₂とNH₃とN₂との反応によるN成分及びH成分が含まれ、SiONHになっているために生じる吸收損失であると考えられる。

【0018】

【発明が解決しようとする課題】しかしながら、従来の高△導波路には、前述したように、いくつかの問題がある。

【0019】(1) SiONHコアには波長1.39μmに吸収ピークを有するOH基による吸収損失と、波長1.5μmに吸収ピークを有するSi-H基(或いはN-H基)による吸収損失が含まれている。そのため、波長1.3μmから波長1.6μmの範囲の通信用波長帯での損失が大きい。波長1.39μmにおける吸収損失は高△導波路を1000°C程度の温度で熱処理することにより、低減させることができるが、波長1.5μm付近の吸収損失は1300°C以上の高温熱処理を行わないと低減させることができない。しかし、1300°C以上の高温熱処理を行うと、高△導波路が軟化して反りが生じたり、導波路端面が変形したりしてしまう。

【0020】(2) 下部SiO₂クラッド層及び上部SiO₂クラッド層内にもOH基が含まれており、これによる吸収損失が生じる。

【0021】そこで、本発明の目的は、上記課題を解決し、波長1.3μm帯から波長1.6μm帯にわたって吸収ピークがほとんどなく、超低損失で、屈折率制御が容易で、かつ、高比屈折率差△の導波路を有するコアにフッ素を添加した導波路及びその製造方法を提供することにある。

【0022】

【課題を解決するための手段】上記目的を達成するために本発明のコアにフッ素を添加した導波路は、基板上に形成された低屈折率の中間層或いはクラッド層の中に略矩形断面形状の高屈折率のコアが埋め込まれた導波路において、コアにフッ素と屈折率を高める添加物を少なくとも1種類共添加した酸化物とを用いたものである。

【0023】上記構成に加え本発明のコアにフッ素を添加した導波路は、コア用の酸化物のベース材料としてS

iO₂或いはSiONを用いるのが好ましい。

【0024】上記構成に加え本発明のコアにフッ素を添加した導波路は、中間層或いはクラッド層としてSiO₂、フッ素を添加したSiO₂或いはこれらに屈折率制御用添加物を少なくとも1種類添加したもの用いるのが好ましい。

【0025】上記構成に加え本発明のコアにフッ素を添加した導波路は、コア内に共添加する高屈折率の添加物として、GeO₂、P₂O₅或いはTiO₂等の酸化物を用いるのが好ましい。

【0026】また、本発明のコアにフッ素を添加した導波路の製造方法は、基板上に低屈折率の中間層或いはクラッド層を形成し、中間層或いはクラッド層の中に略矩形断面形状の高屈折率のコアを埋め込む導波路の製造方法において、コアにフッ素と屈折率を高める添加物を少なくとも1種類共添加した酸化物を用いると共に導波路を500°Cから1350°Cの温度範囲で熱処理するものである。

【0027】上記構成に加え本発明のコアにフッ素を添加した導波路の製造方法は、中間層或いはクラッド層及びコアを減圧プラズマCVD法によって形成するのが好ましい。

【0028】上記構成に加え本発明のコアにフッ素を添加した導波路の製造方法は、クラッド層を火炎堆積法によって形成するのが好ましい。

【0029】(1) ここで、従来のように減圧プラズマCVD法によってクラッド及びコア層を形成すると、クラッド及びコア層中にOH基、Si-H基或いはN-H基が混入し、これらによる吸収損失が生じた。

【0030】そこで本発明によれば、屈折率を高める添加物を少なくとも一種類共添加した酸化物のコア内にフッ素を共添加すると、このフッ素がクラッド及びコア層中に存在するOH基、Si-H基或いはN-H基の水素と反応してHFガスとなり、コア外へ放出させができる。その結果、OH基、Si-H基或いはN-H基等の基がほとんどないコア層を実現することができる。これにより、超低損失導波路を得ることができる。尚、コア内へのフッ素の添加量が多い程低損失効果が大きい。また、中間層やクラッド層にもフッ素を添加することにより、さらに低損失な導波路を得ることができる。

【0031】(2) フッ素の添加された導波路を500°Cから1350°Cの温度範囲で熱処理することにより、導波路中に存在するOH基、Si-H基、N-H基とフッ素との反応がより促進されてHFガスとなって導波路外へ効率的に放出されるため、低損失化が容易となる。

【0032】(3) コアにフッ素を添加したSiONを用いると、軟化温度をほとんど下げることなく高△導波路を得るので、クラッド層として厚膜化が容易な火炎堆積法による膜を用いることができる。すなわち、火炎堆積法は、ストート状の多孔質膜を形成した後、

1350°C前後の高温で焼結してコア膜の透明ガラス化を行うが、コアは高温にも耐え、変形を生じることがないので、光合分波回路、光結合・分離回路、光フィルタ回路等の光学特性（波長分離特性、光アイソレーション特性等）の優れた導波路部品を得ることができる。

【0033】

【発明の実施の形態】以下、本発明の実施の形態を添付図面に基づいて詳述する。

【0034】図1は本発明のコアにフッ素を添加した導波路の一実施の形態を示す概観斜視図である。

【0035】同図に示す導波路は、石英ガラス（或いはSi）からなる基板20上に形成されたフッ素添加SiO₂クラッド層21内に矩形断面形状のフッ素添加SiONコア22が埋め込まれた構造を有している。

【0036】図2は図1に示した導波路に用いられるフッ素添加SiO₂膜のフッ素濃度と屈折率との関係を示す図であり、横軸がフッ素濃度を示し、縦軸が屈折率を示している。

【0037】図2よりフッ素は最大4.5%の濃度まで添加できることが分かる。すなわち、比屈折率差Δがより高い高Δ導波路を得ることができることと、OH基、Si-H基、N-H基をより効果的に減少させることができる。コアのSiONHの窒素濃度と屈折率との関係は前述した図11で表わされ、これにフッ素を添加すると、屈折率は図11に表される値よりも低下していく。この低下の度合いは、フッ素濃度に略比例して低下することが分かった。例えば窒素を5アトミック%添加したSiONH膜にフッ素を2.7%添加すると、フッ素添加SiONコアの屈折率は約1.475（波長0.63μmでの値）となった。フッ素を2.7%添加したSiO₂クラッド層（屈折率1.444）と、フッ素を2.7%添加したSiONコア（N：5アトミック%添加）との比屈折率差Δが約2.1%の導波路（基板にはSiO₂基板を使用）を作製し、その後、1000°Cで窒素雰囲気により約3時間熱処理を施した。図3は図2に示した導波路の波長と伝搬損失との関係を示す図であり、横軸は波長を示し、縦軸は伝搬損失を示す。

【0038】同図から分かるようにOH基、Si-H基、N-H基による吸収損失のない低損失導波路を実現することができた。

【0039】図4は本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。尚、図1に示した導波路と同様の部材には共通の符号を用いた。

【0040】図1に示した導波路との相違点は、基板20上に形成されたフッ素添加SiO₂中間層23内にフッ素添加SiONコア22が埋め込まれ、フッ素添加SiO₂中間層23上にSiO₂クラッド層24を形成した点である。この導波路は、導波路中を伝搬するパワー分布を広げることにより有効コア断面積を大きくし、非

線形効果（光パワーの増大に伴う光パワー変化による屈折率の変化）を抑制するようにした導波路であり、特に、高密度波長多重伝送用の光フィルタ、光合分波器等の光回路を実現する上で有効である。

【0041】図5は本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【0042】図4に示した導波路との相違点は、基板20上に形成されたSiO₂クラッド層24内に、フッ素添加SiO₂中間層23で覆ったフッ素添加SiONコア22が埋め込まれた点であり、屈折率分布がW型構造を有している。このような導波路も図4に示した導波路と同様な効果が得られる。

【0043】図6は本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【0044】図5に示した導波路との相違点は、基板20上に形成されたフッ素添加SiO₂クラッド層21内に、フッ素添加SiO₂-GeO₂コア25が埋め込まれた点である。このGeO₂は屈折率を高める添加物である。尚、SiO₂にGeO₂を添加しても屈折率は図12に示すようにそれ程高くすることはできない。また、フッ素を添加すると、屈折率は低くなる。そこで、フッ素添加SiO₂クラッド層21にはフッ素を高濃度に添加したSiO₂を用いることにより高Δ化（Δ≥2%）を図るようにしたものである。

【0045】図7は本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【0046】図6に示した導波路との相違点は、コア内への共添加物としてGeO₂の代わりにP₂O₅を用いた点である。

【0047】このフッ素添加SiO₂-P₂O₅コア26を用いた導波路の場合もフッ素添加SiO₂クラッド層21にはフッ素を添加したSiO₂を用い、コア26とフッ素添加SiO₂クラッド層21との比屈折率差Δを大きくとるように構成されている。

【0048】図8は本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【0049】図7に示した導波路との相違点は、基板20上にSiO₂クラッド層27を形成し、SiO₂クラッド層27の上にフッ素添加SiONコア22をパターン化し、パターン化した表面全体を覆うようにSiO₂クラッド層24を形成した構造を有する点であり、製作しやすくなっている。

【0050】図9は本発明の導波路を製造するのに用いられるプラズマCVD装置の概念図である。尚、図13に示した部材と同様の部材には共通の符号を用いた。

【0051】この装置は、反応容器6と、反応容器6を真空排気する排気装置5と、反応容器6内の上部に水平に配置された上部電極7と、上部電極7の下側に対向配置された下部電極8と、両電極7、8間に接続された高周波電源9と、下部電極8の下側に設けられたヒータ1

1と、ヒータ11に接続された直流電源12と、上部電極7の下側に形成されたガス噴出口を介して反応容器6内に所定のガスを供給するためのガス供給管28と、ガス供給管28の周囲に設けられたヒータ29-1, 29-2と、ヒータ29-1, 29-2にそれぞれ接続された直流電源30-1, 30-2と、反応容器6内に直接ガスを供給するガス供給管31とで構成されている。

【0052】同図に示す装置により、基板20上にフッ素添加SiO₂クラッド層21、フッ素添加SiO₂中間層23、フッ素添加SiONコア22等の膜が形成される。

【0053】反応容器6は排気装置5によって真空排気される。下部電極8上に載置された基板20はヒータ11の通電によって100°Cから500°Cの温度範囲で加熱される。上部電極7と下部電極8との間には高周波電圧が印加される。上部電極7内には、矢印32-1方向から矢印32-2方向に向ってガラス原料ガス、酸化性ガス及び不活性ガス等が送り込まれる。また、矢印33方向からも両電極7, 8間にC₂F₆（或いはC₂F₄等のフッ素系ガス）を送り込むことができる。矢印32-1方向から矢印32-2方向へ送り込まれるガスは、ヒータ29-1, 29-2に直流電圧を印加することによって加熱される。

【0054】同図に示す装置で前述した膜を形成するには、まず真空排気されている反応容器6内に矢印32-1方向からArガスを供給して両電極7, 8間にプラズマ14を発生させる。ついで、矢印32-1方向から例えばSiH₄, O₂, C₂F₆, Ar等のガスを流してフッ素を添加したSiO₂膜を形成する。また、フッ素を添加したSiONコア膜を形成するには、矢印32-1方向からSiH₄, O₂, NH₃, C₂F₆ガスを流して行う。さらにフッ素を添加したSiO₂-GeO₂コア膜を形成するには、矢印32-1方向からSiH₄, GeH₄, O₂, C₂F₆, Arガスを流して行う。尚、クラッド層の膜は減圧プラズマCVD法を用いて形成する以外に火炎堆積法を用いてスート状の多孔質膜を形成し、その後に上記膜を電気炉（温度1350°C前後）中でHeガスを流しながら焼結し、透明化する方法を用いることができる。

【0055】以上において本発明によれば、以下のような効果が得られる。

【0056】(1) 従来のように減圧プラズマCVD法によってクラッド層及びコアを形成すると、クラッド層及びコア中にOH基、Si-H基或いはN-H基が混入し、これらの基による吸収損失が生じるが、本発明のように屈折率を高める添加物を少なくとも1種類共添加した酸化物のコア内にフッ素を共添加すると、このフッ素が基中の水素と反応してHFガスとなり、コア外へ放出させることができる。その結果、OH基、Si-H基或いはN-H基のほとんどないコア層を実現することができる。

きる。これにより超低損失導波路を得ることができる。コア内へのフッ素の添加量が多いほど効果が大きい。また中間層やクラッド層にもフッ素が添加されているとさらに低損失な導波路を得ることができる。

【0057】(2) フッ素の添加された導波路を500°Cから1350°Cの温度範囲で熱処理することにより、導波路中のOH基、Si-H基、N-H基はフッ素との反応がより促進されてHFガスとなって導波路外へ放出されるため、低損失化が容易となる。

【0058】(3) コアにフッ素を添加したSiONを用いると、軟化温度をほとんど下げることなく高Δ導波路を得ることができるので、クラッド層として厚膜化が容易な火炎堆積法による膜を用いることができる。すなわち、火炎堆積法は、スート状の多孔質膜を形成した後、1350°C前後の高温で焼結して上記膜の透明ガラス化を行うが、上記コアは上記高温にも耐え、変形を生じることがないので、光合分波回路、光結合・分離回路、光フィルタ回路等の光学特性（波長分離特性、光アイソレーション特性等）の優れた導波路部品を得ることができる。

【0059】

【発明の効果】以上要するに本発明によれば、次のような優れた効果を発揮する。

【0060】コアにフッ素と屈折率を高める添加物を少なくとも1種類共添加した酸化物とを用いることにより、波長1.3μm帯から波長1.6μm帯にわたって吸収ピークがほとんどなく、超低損失で、屈折率制御が容易で、かつ、高比屈折率差Δの導波路を有するコアにフッ素を添加した導波路及びその製造方法の提供を実現することができる。

【図面の簡単な説明】

【図1】本発明のコアにフッ素を添加した導波路の一実施の形態を示す概観斜視図である。

【図2】図1に示した導波路に用いられるフッ素添加SiO₂膜のフッ素濃度と屈折率との関係を示す図である。

【図3】図2に示した導波路の波長と伝搬損失との関係を示す図である。

【図4】本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【図5】本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【図6】本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【図7】本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【図8】本発明のコアにフッ素を添加した導波路の他の実施の形態を示す概観斜視図である。

【図9】本発明の導波路を製造するのに用いられるプラズマCVD装置の概念図である。

【図10】本発明者らが先に提案した高△導波路の概観斜視図である。

【図11】 SiO_xNyH_z 膜中の窒素含有量と屈折率との関係を示す図である。

【図12】添加物濃度と屈折率との関係を示す図である。

【図13】従来の導波路を製造するのに用いられるプラ

ズマCVD装置の概念図である。

【図14】(a)、(b)は、図10に示した高△導波路の波長と損失との関係を示す図である。

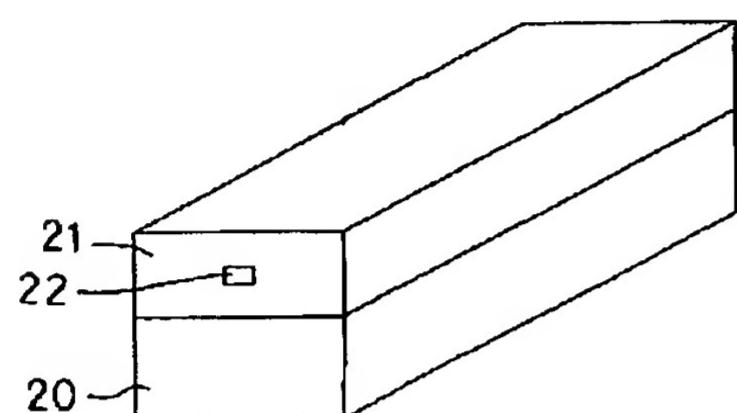
【符号の説明】

20 基板

21 クラッド層 (SiO_2 クラッド層)

22 コア (フッ素添加 SiON コア)

【図1】

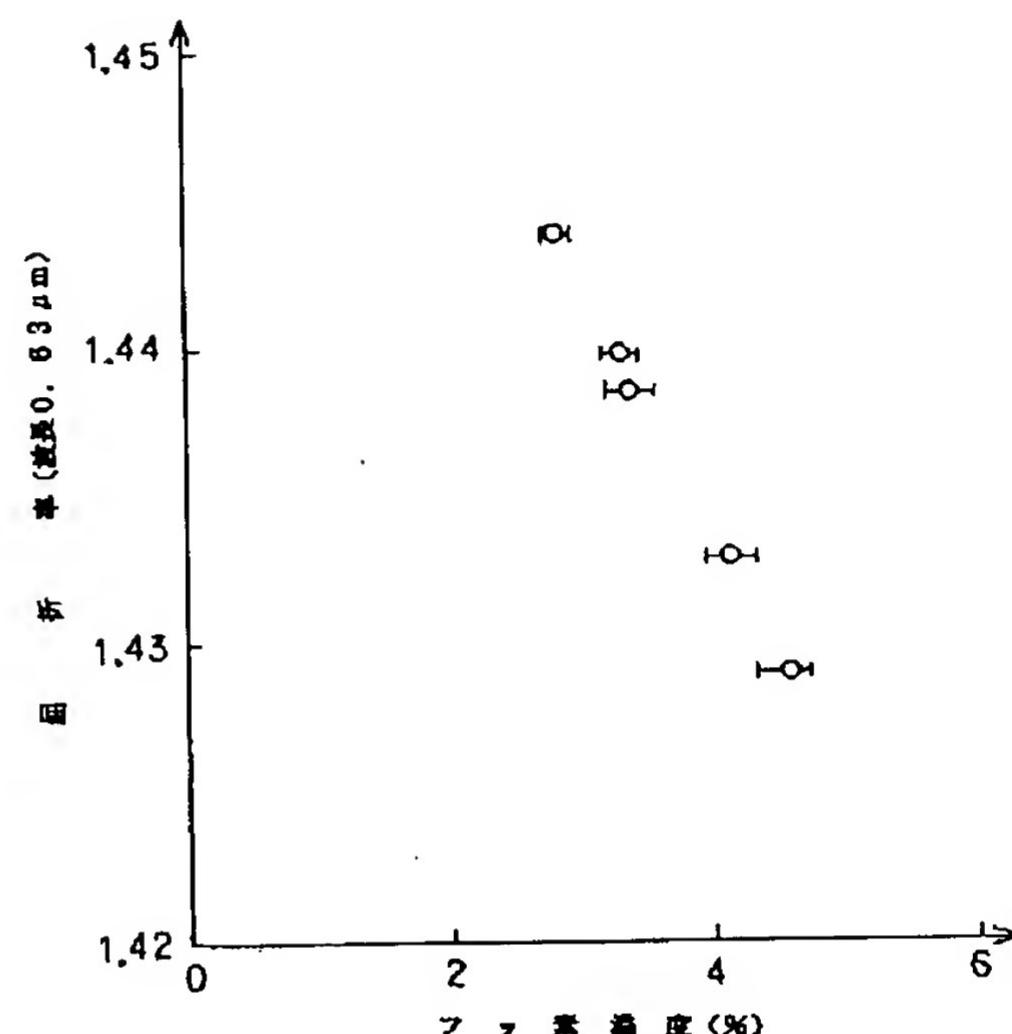


20 基板

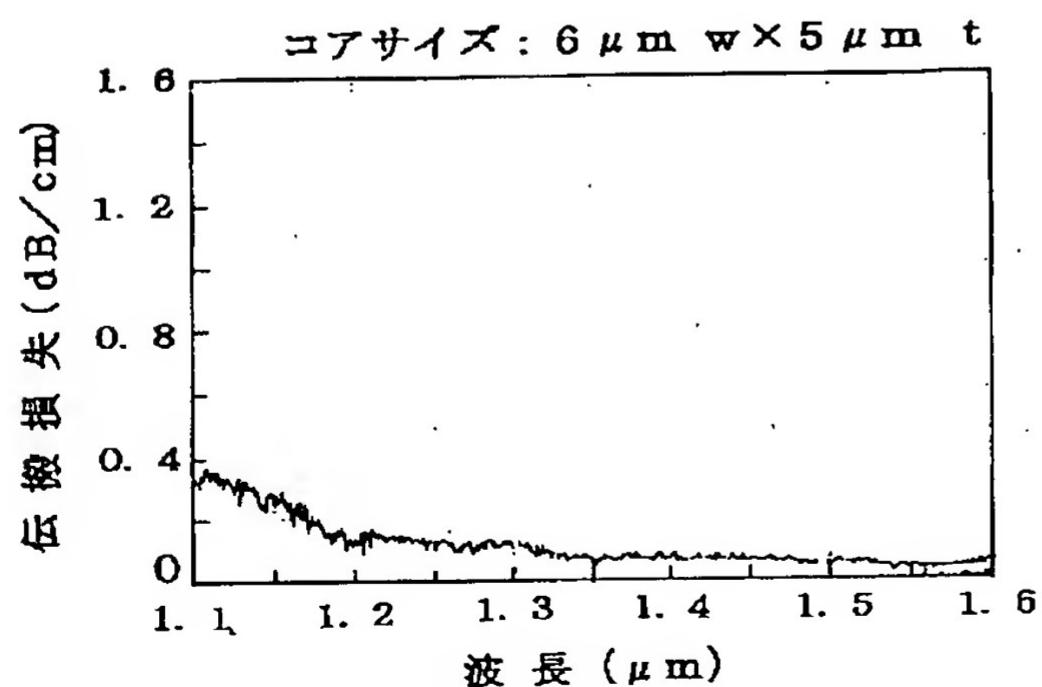
21 クラッド層 (SiO_2 クラッド層)

22 コア (フッ素添加 SiON コア)

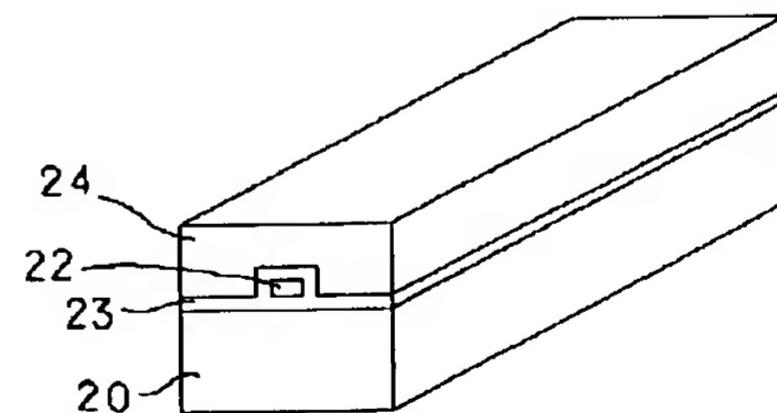
【図2】



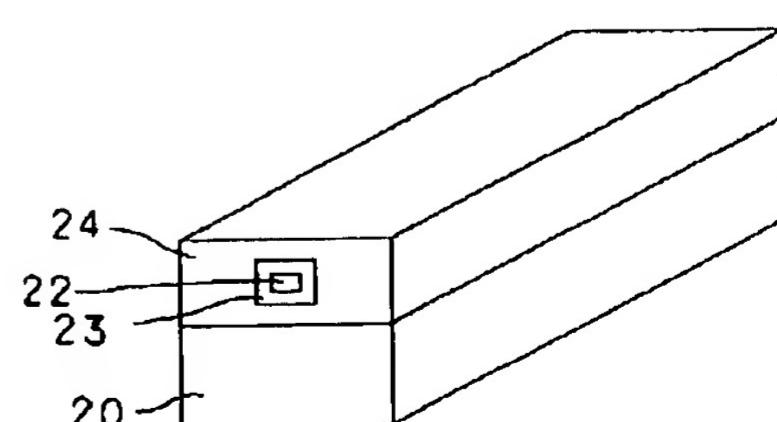
【図3】



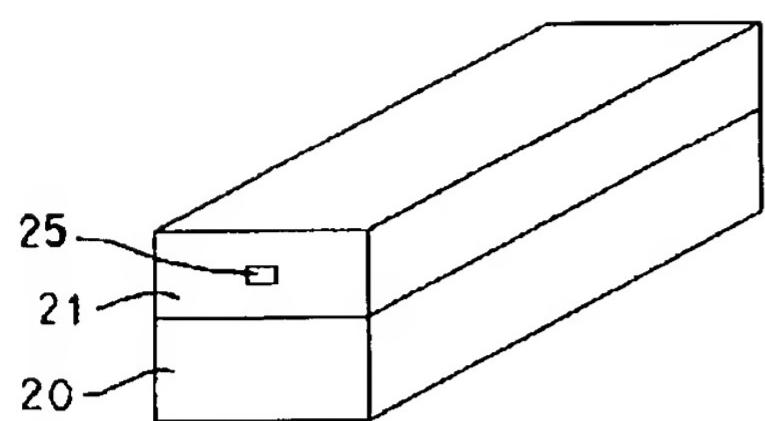
【図4】



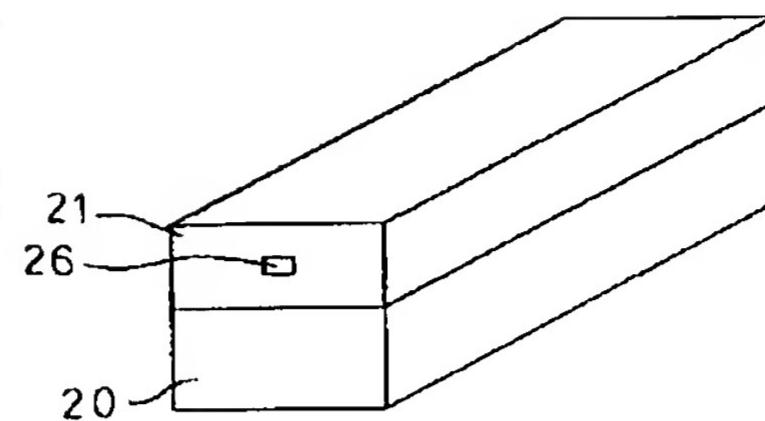
【図5】



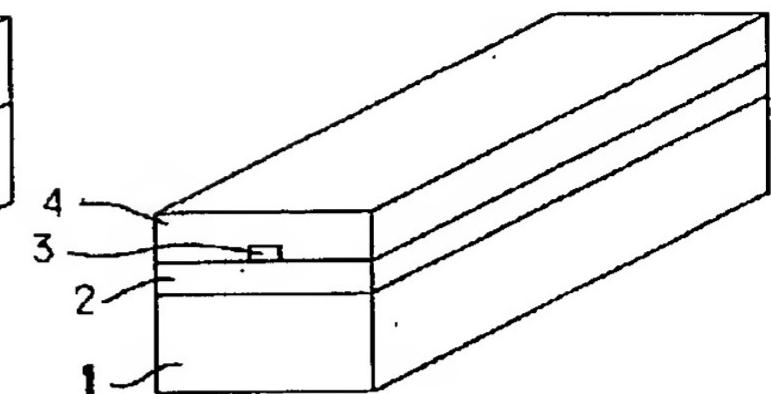
【図6】



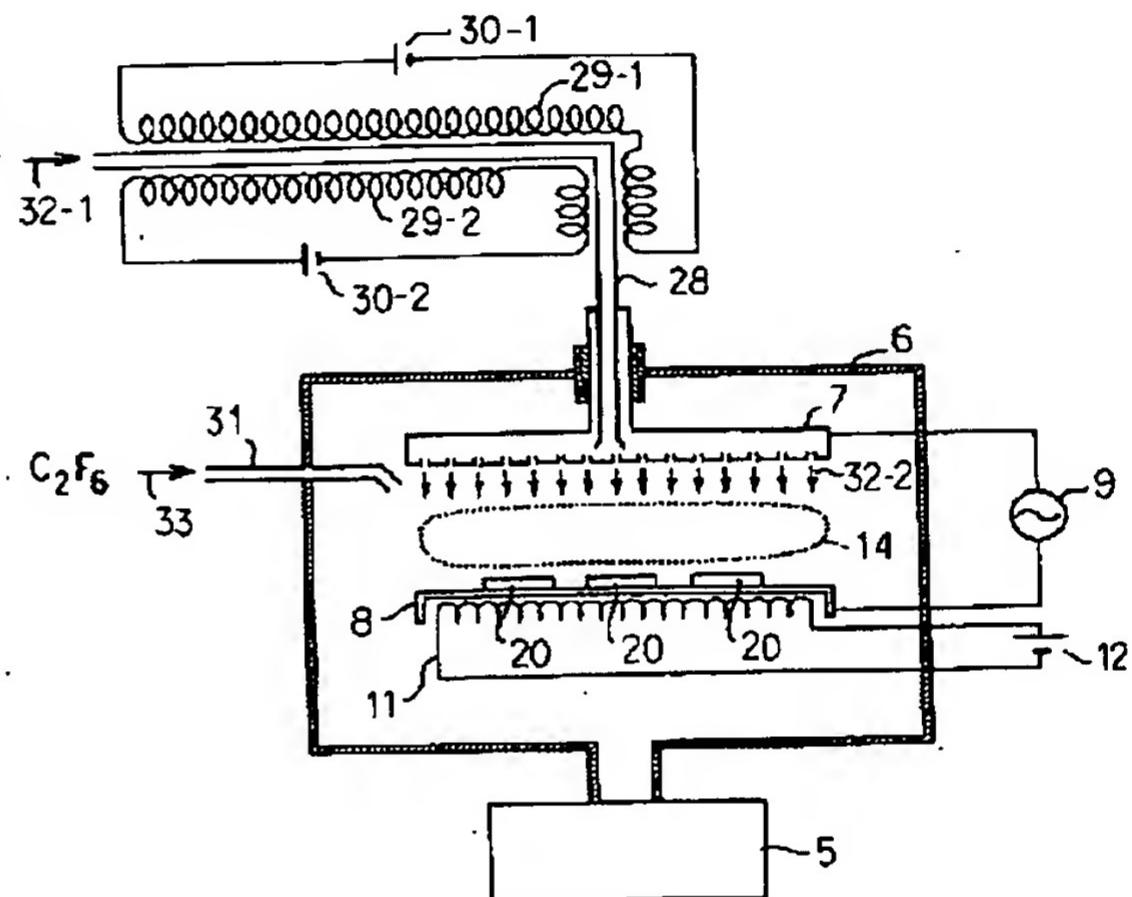
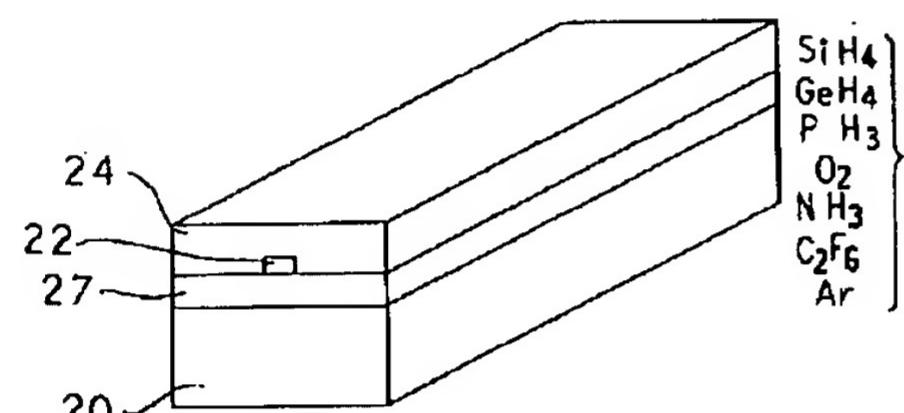
【図7】



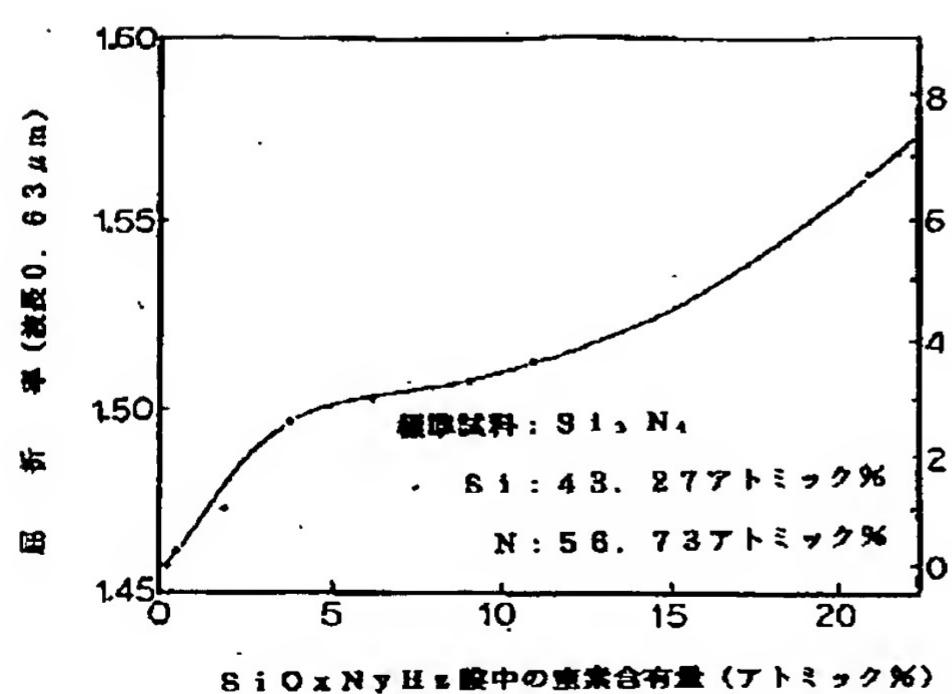
【図10】



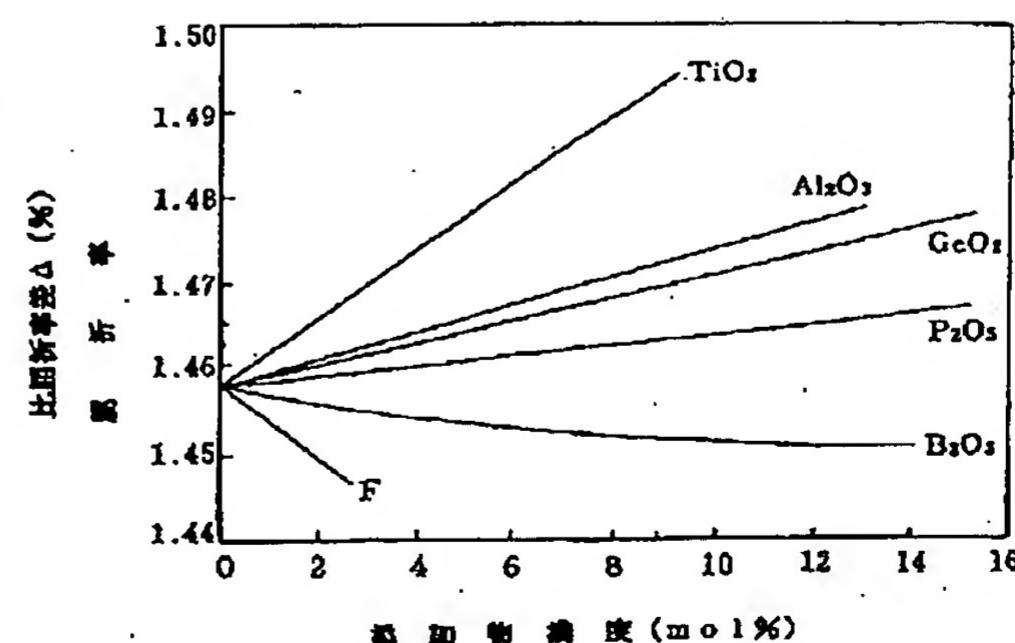
【図8】



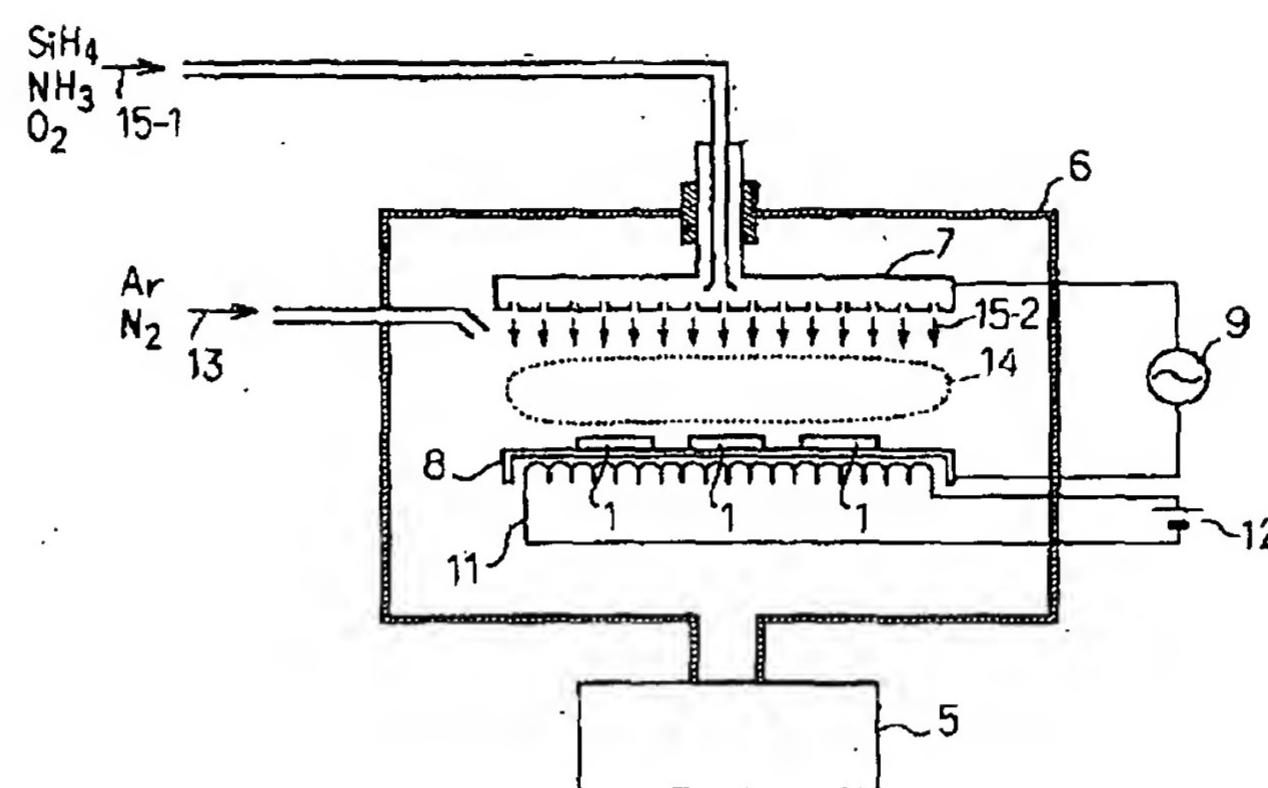
【図11】



【図12】



【図13】



【図14】

